

國立政治大學 函

機關地址：臺北市文山區指南路二段64號
聯絡人：陳瑞英
聯絡電話：02-29393091#66899

受文者：如行文單位

發文日期：中華民國 112年12月18日

發文字號：政研發字第1120041942號

速別：最速件

密等及解密條件或保密期限：

附件：國科會函、計畫徵求公告、113年度前瞻晶片設計軟體技術開發計畫_研究領域說明、合作意願書

主旨：國科會公開徵求113年度「前瞻晶片設計軟體技術開發計畫」，校內截止收件時間為113年2月16日（星期五）下午5時止，逾期不予受理，請查照轉知。

說明：

- 一、依國家科學及技術委員會112年12月14日科會工字第1120082378號函辦理。
- 二、本計畫重點為因應先進製程與異質封裝的趨勢，IC設計逐漸複雜，其中電子設計自動化(EDA)是IC設計不可或缺的工具，重要性不言而喻。本計畫將推動下世代所需的新興晶片設計軟體開發技術，持續探索創新的研究方法，維持與升級臺灣的EDA工具發展能力。
- 三、本計畫徵求說明會擬訂於112年12月29日(五)上午10點以視訊會議方式參與。參與視訊會議者須至網路報名（報名網址：<https://forms.gle/QzcZwdJLu2pkSxEe6>）。
- 四、計畫申請注意事項：
 - (一) 本專案須規劃申請5年期計畫，自113年5月1日至118年4月30日，且以單一整合型研究計畫為限。
 - (二) 每一整合型計畫之總計畫及所有子計畫全部書寫於一份計畫書，子計畫應為三個(含)以上，最多以不超過六

個為原則。總計畫主持人須同時主持 1 項子計畫，各主持人應實質參與研究，計畫書應詳實註明各主持人負責之研究主題，整合之計畫需有整體明確的目標，並由總計畫主持人提出申請。

(三) 每一計畫每年度申請總額：

- 1、申請分項一：「E987701-開發異質整合與先進封裝的EDA」以不超過 2,500 萬元為原則。
- 2、申請分項二：「E987702-前瞻製程技術工具開發」，以不超過 1,000 萬元為原則。
- 3、計畫請從二大研究分項中，擇一申請最相關之分項，國科會將邀請相關領域專家學者就計畫內容進行審查。

(四) 適逢112年2月7日至2月15日農曆春節及共同學習假，有意申請者請於旨揭截止日期前完成線上申請作業並請所屬單位於次工作日中午前將申請名冊（經單位主管核章）送達研發處，俾利備函彙送國科會提出申請。

五、本計畫相關疑義，請洽國科會張庭軒助理研究員，電話：(02) 2737-7437。有關系統操作問題，請洽國科會資訊系統服務專線，電話：0800-212-058、02-2737-7590～2737-7592。

正本：本校各院、系、所、研究中心(電子布告欄)

副本：研究發展處

校長 李蔡彥