

## 國立政治大學 函

機關地址：臺北市文山區指南路二段64號  
聯絡人：陳瑞英  
聯絡電話：02-29393091#66899

受文者：如行文單位

發文日期：中華民國 112年12月14日

發文字號：政研發字第1120041544號

速別：最速件

密等及解密條件或保密期限：

附件：國科會函、計畫徵求公告、113年高效能晶片關鍵技術與創新應用計畫\_研究領域說明、113年高效能晶片關鍵技術與創新應用計畫\_TSRI服務平台說明、113年高效能晶片關鍵技術與創新應用計畫\_合作意願書

主旨：國科會公開徵求113年度「高效能晶片關鍵技術與創新應用計畫」，校內截止收件時間為113年2月16日（星期五）下午5時止，逾期不予受理，請查照轉知。

說明：

- 一、依國家科學及技術委員會112年12月12日科會工字第1120081591號函辦理。
- 二、本計畫重點為提升台灣在高效能晶片的自主設計能力，本專案計畫鼓勵學界投入高效能晶片研發自主關鍵技術，聚焦於高運算力、高頻、高功率電路與模組關鍵技術研發以及前瞻技術，鼓勵學界往16/7nm製程之晶片架構技術開發及異質整合技術發展，以符合產業人才需求。
- 三、本計畫徵求說明會擬訂於112年12月20日(三)上午10點假國立中山大學行政大樓7007會議室舉辦，除實體會議參與外，亦可以線上視訊會議方式參與。參與實體及視訊會議者皆須至網路報名（報名網址：<https://reurl.cc/dmMl82>）。
- 四、計畫申請注意事項：
  - (一) 本專案須規劃申請5年期計畫，自113年5月1日至118年4月30日，且以單一整合型研究計畫為限。

- (二) 每一整合型計畫之總計畫及所有子計畫全部書寫於一份計畫書，子計畫應為三個(含)以上，最多以不超過六個為原則。總計畫主持人須同時主持 1 項子計畫，各主持人應實質參與研究，計畫書應詳實註明各主持人負責之研究主題，整合之計畫需有總體明確的目標，並由總計畫主持人提出申請。
- (三) 每一計畫每年度申請總額以不超過 2,000 萬元為原則。
- (四) 計畫請從三大研究分項中，擇一申請最相關之分項，國科會將邀請相關領域專家學者就計畫內容進行審查。
- (五) 適逢 112 年 2 月 7 日至 2 月 15 日農曆春節及共同學習假，有意申請者請於旨揭截止日期前完成線上申請作業並請所屬單位於次工作日中午前將申請名冊（經單位主管核章）送達研發處，俾利備函彙送國科會提出申請。

五、本計畫相關疑義，請洽國科會黃士育副研究員，電話：(02) 2737-7374。有關係統操作問題，請洽國科會資訊系統服務專線，電話：0800-212-058、02-2737-7590~2737-7592。

正本：本校各院、系、所、研究中心(電子布告欄)

副本：研究發展處

校長 李蔡彥